

Examen Final:

1. Calcule V_x , V_y y V_z .

Diodo:

$$V_\gamma = 0,6V, V_z = 4,4V$$

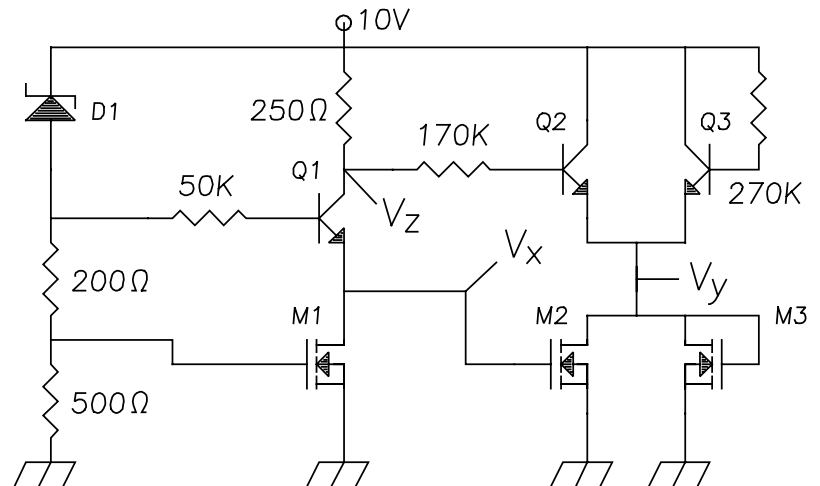
BJT:

$$V_{BE-ZAD} = 0,6V, \beta = 399$$

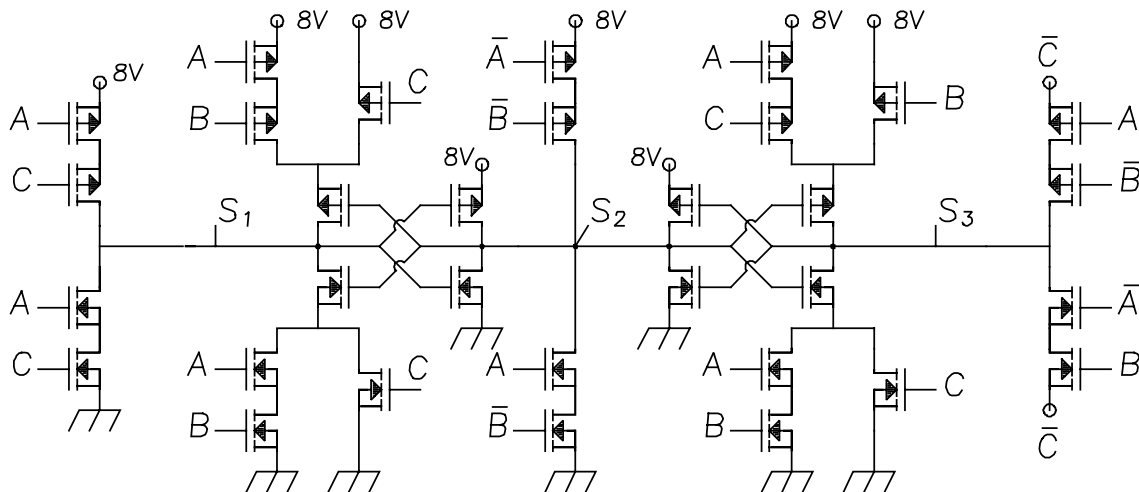
Mosfet:

$$k = 2 \text{ mA/V}^2, V_T = 2V$$

$$I_{DS} = k(V_{GS} - V_T)^2 \text{ (Sat.)}$$



2. Halle el valor lógico de las salidas S_1 , S_2 y S_3 en función de las entradas A, B y C. Muestre claramente cómo se obtienen los distintos valores lógicos.



3. Calcule V_{o1} , V_{o2} y V_{o3} en función de la entrada V_i . La alimentación de los amplificadores operacionales es $\pm 12V$.

