

Examen Final:

1. Calcule V_x , V_y , V_z y V_o .

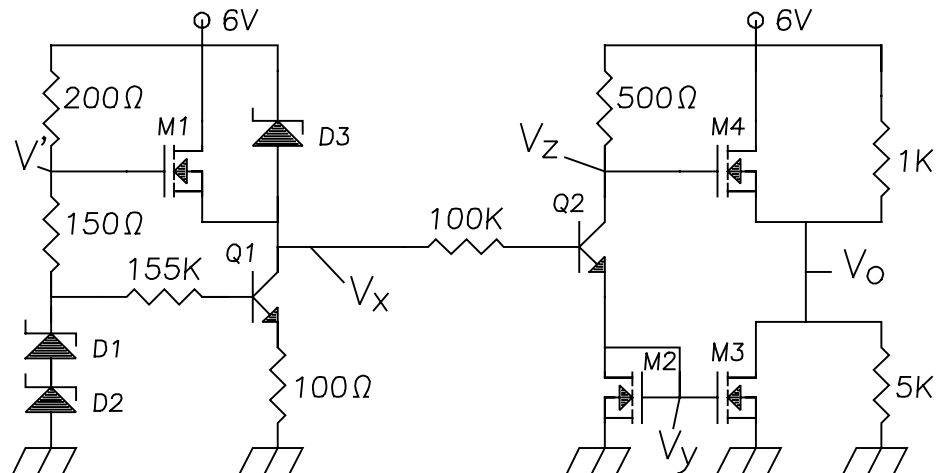
Diodos:

$$V_{\gamma}=0,6V \text{ , } V_Z=2,3V$$

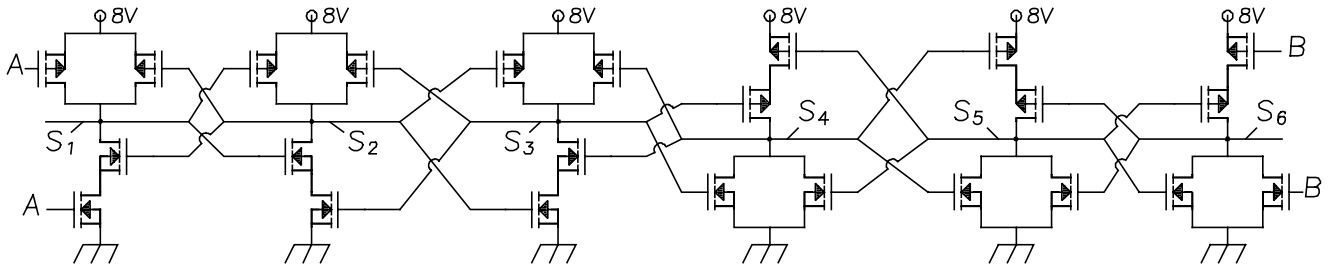
BJT:

$$V_{BE-ZAD}=0,7V \text{ , } \beta=399$$

Mosfet:

$$k=4 \text{ mA/V}^2, V_T=1\text{V}$$
$$I_{DS} = k (V_{GS} - V_T)^2 \text{ (Sat.)}$$


2. Halle el valor lógico de las salidas S_1, S_2, S_3, S_4, S_5 y S_6 en función de las entradas A y B. Muestre claramente cómo se obtienen los distintos valores lógicos. Sea ordenado.



3. Calcule V_z , V_t , V_{o1} , V_{o2} y V_o en función de las entradas V_1 y V_2 .

La alimentación de los amplificadores operacionales es $\pm 12V$.

